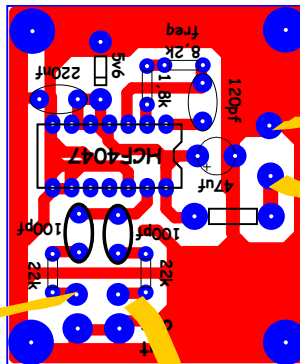


eu utilizo um dead time adicional de 100ns p/transistores mais lentos



placa de sincronismo para dois canais

ao outro canal